

## 5.3 PROGRAMACIÓ

### 5.3.1 Dates reservades per a l'avaluació d'assignatures

Avaluació única i tancament dels processos d'avaluació continuada.

- **GENER 2022**

	<i>Dilluns</i>	<i>Dimarts</i>	<i>Dimecres</i>	<i>Dijous</i>	<i>Divendres</i>
	<b>10/1</b>	<b>11/1</b>	<b>12/1</b>	<b>13/1</b>	<b>14/1</b>
09:00	<i>Informàtica</i>	<i>Anàlisi de circuits electrònics</i>	<i>Instrumentació electrònica</i>		<i>Disseny digital bàsic</i>
15:00	<i>Sistemes de suport per a les TIC</i>		<i>Projectes</i>		<i>Càlcul de diverses variables</i>
	<b>17/1</b>	<b>18/1</b>	<b>19/1</b>	<b>20/1</b>	<b>21/1</b>
09:00	<i>Eines matemàtiques per a l'enginyeria</i>	<i>Disseny microelectrònic</i>	<i>Fonaments d'ones, fluids i termodinàmica</i>	<i>Física quàntica</i>	<i>Fonaments d'electromagnetisme i òptica</i>
15:00	<i>Disseny analògic integrat</i>				<i>Xarxes de comunicacions</i>
	<b>24/1</b>	<b>25/1</b>	<b>26/1</b>	<b>27/1</b>	<b>28/1</b>
09:00	<i>Electrònica d'alta freqüència</i>		<i>Economia i empresa</i>	<i>Àlgebra lineal i geometria</i>	<i>Equacions diferencials i càlcul vectorial</i>
15:00			<i>Sistemes de comunicacions</i>	<i>Fonaments de comunicacions</i>	<i>Micro i nanotecnologia</i>
	<b>31/1</b>	<b>1/2</b>	<b>2/2</b>	<b>3/2</b>	<b>4/2</b>
09:00	<i>Sistemes basats en processadors (teoria)</i>	<i>Sistemes digitals i estructura de processadors</i>	<i>Càlcul d'una variable</i>	<i>Treball de fi de grau</i>	Dia extra per a emergències oficials
15:00	<i>Sistemes basats en processadors (pràctiques)</i>	<i>Laboratori de sistemes electrònics 2</i>		<i>Teoria de la informació clàssica i quàntica</i> <i>Pràctiques en empresa</i>	

Fixada per Física		Festa
-------------------	--	-------