

ENGINYERIA ELECTRÒNICA DE TELECOMUNICACIÓ

| HORARI PRIMER SEMESTRE |                                          |                                           |                                          |                                           | TARDOR 2025/26                           |
|------------------------|------------------------------------------|-------------------------------------------|------------------------------------------|-------------------------------------------|------------------------------------------|
| Grup E1                |                                          |                                           | Aula de teoria i problemes: A42G         |                                           |                                          |
|                        | DILLUNS                                  | DIMARTS                                   | DIMECRES                                 | DIJOUS                                    | DIVENDRES                                |
| 08:30<br>09:20         | Disseny digital bàsic                    | Informàtica                               | Disseny digital bàsic                    | Informàtica                               | Disseny digital bàsic                    |
| 09:30<br>10:20         | Àlgebra lineal i geometria               | Àlgebra lineal i geometria                | Disseny digital bàsic                    | Àlgebra lineal i geometria (Problemes)    | Àlgebra lineal i geometria               |
| 10:45<br>11:35         | Fonaments d'ones, fluids i termodinàmica | Càlcul d'una variable                     | Fonaments d'ones, fluids i termodinàmica | Càlcul d'una variable                     | Fonaments d'ones, fluids i termodinàmica |
| 11:45<br>12:35         | Càlcul d'una variable                    | Lab. DDB (Grup E1A) (N12L)                | Càlcul d'una variable                    | Lab. DDB (Grup E1B) (N12L)                | Fonaments d'ones, fluids i termodinàmica |
| 12:45<br>13:35         |                                          | Lab. informàtica (Grup E1D) (A07I i A08I) |                                          | Lab. informàtica (Grup E1E) (A07I i A08I) |                                          |

|                |  |                            |  |  |  |
|----------------|--|----------------------------|--|--|--|
| 15:00<br>15:50 |  | Lab. DDB (Grup E1C) (N12L) |  |  |  |
| 16:00<br>16:50 |  |                            |  |  |  |

HORARI SEGON SEMESTRE

TARDOR 2025/26

Grup T1

Aula teoria i problemes: A12G

|                | DILLUNS                                   | DIMARTS                                   | DIMECRES                                  | DIJOUS                                    | DIVENDRES |
|----------------|-------------------------------------------|-------------------------------------------|-------------------------------------------|-------------------------------------------|-----------|
| 15:00<br>15:50 | Fonaments d'electromagnetisme i òptica    | Fonaments d'electromagnetisme i òptica    | Fonaments d'electromagnetisme i òptica    | Fonaments d'electromagnetisme i òptica    |           |
| 16:00<br>16:50 | Càlcul de diverses variables              | Càlcul de diverses variables              | Càlcul de diverses variables              | Càlcul de diverses variables              |           |
| 17:00<br>17:50 | Equacions diferencials i càlcul vectorial | Equacions diferencials i càlcul vectorial | Equacions diferencials i càlcul vectorial | Equacions diferencials i càlcul vectorial |           |

HORARI TERCER SEMESTRE

TARDOR 2025/26

Grup E3

Aula de teoria i problemes: A23M

|                | DILLUNS                                        | DIMARTS                   | DIMECRES                                          | DIJOUS                          | DIVENDRES                                                      |
|----------------|------------------------------------------------|---------------------------|---------------------------------------------------|---------------------------------|----------------------------------------------------------------|
| 08:30<br>09:20 | Sistemes digitals i estructura de processadors | Economia i empresa (N06M) | Sistemes digitals i estructura de processadors    | Economia i empresa (N06M)       | Sistemes digitals i estructura de processadors                 |
| 09:30<br>10:20 | Eines matemàtiques per a l'enginyeria (A02I)   | Economia i empresa (N06M) | Eines matemàtiques per a l'enginyeria (A02I)      | Economia i empresa (N06M)       | Lab. SDiEP (Grup E3A) (A03I)<br><br>Lab. ACE (Grup E3C) (A05L) |
| 10:45<br>11:35 | Eines matemàtiques per a l'enginyeria (A02I)   | Física quàntica           | Eines matemàtiques per a l'enginyeria (A02I)      | Física quàntica                 |                                                                |
| 11:45<br>12:35 | Anàlisi de circuits electrònics                | Física quàntica           | Física quàntica                                   | Anàlisi de circuits electrònics | Lab. SDiEP (Grup E3B) (A03I)<br><br>Lab. ACE (Grup E3D) (A05L) |
| 12:45<br>13:35 | Anàlisi de circuits electrònics                |                           | Lab. Eines matemàtiques per a l'enginyeria (A02I) | Anàlisi de circuits electrònics |                                                                |

| HORARI CINQUÈ SEMESTRE |                                                        |                                                               |                                                        |                                                   | TARDOR 2025/26                                                 |
|------------------------|--------------------------------------------------------|---------------------------------------------------------------|--------------------------------------------------------|---------------------------------------------------|----------------------------------------------------------------|
| Grup E5                |                                                        |                                                               | Aula de teoria i problemes: A25M                       |                                                   |                                                                |
|                        | DILLUNS                                                | DIMARTS                                                       | DIMECRES                                               | DIJOUS                                            | DIVENDRES                                                      |
| 08:30<br>09:20         | Electrònica d'alta freqüència                          | Disseny microelectrònic (V12M)                                | Electrònica d'alta freqüència                          | Disseny microelectrònic (V12M)                    | Fonaments de comunicacions                                     |
| 09:30<br>10:20         | Fonaments de comunicacions                             | Disseny microelectrònic (V12M)                                | Electrònica d'alta freqüència                          | Instrumentació electrònica                        | Fonaments de comunicacions (+A02I)                             |
| 10:45<br>11:35         | Sistemes basats en processadors                        | Instrumentació electrònica                                    | Sistemes basats en processadors                        | Instrumentació electrònica                        | Sistemes basats en processadors                                |
| 11:45<br>12:35         | Lab. electrònica d'alta freqüència (Grup E5A) (N13L)   | Lab. instrumentació electrònica (Grup E5F) (N13L)             | Lab. electrònica d'alta freqüència (Grup E5B) (N13L)   | Lab. instrumentació electrònica (Grup E5G) (N13L) | Lab. fonaments de comunicacions (Grup E5L) (A02I)              |
| 12:45<br>13:35         | Lab. sistemes basats en processadors (Grup E5D) (N12L) | Lab. disseny microelectrònic (Grup E5J) (A02I)                | Lab. sistemes basats en processadors (Grup E5E) (N12L) | Lab. disseny microelectrònic (Grup E5K) (A02I)    |                                                                |
| 15:00<br>15:50         | Lab. fonaments de comunicacions (Grup E5M) (A02I)      | Lab. instrumentació electrònica (Grup E5H) (reserva 1) (N13L) |                                                        |                                                   | Lab. electrònica d'alta freqüència (Grup E5C) (reserva) (N13L) |
| 16:00<br>16:50         |                                                        |                                                               |                                                        |                                                   |                                                                |

| HORARI SETÈ SEMESTRE |         |                                          |                                  |        | TARDOR 2025/26 |
|----------------------|---------|------------------------------------------|----------------------------------|--------|----------------|
| Grup E7              |         |                                          | Aula de teoria i problemes: A25M |        |                |
|                      | DILLUNS | DIMARTS                                  | DIMECRES                         | DIJOUS | DIVENDRES      |
| 09:30<br>10:20       |         |                                          |                                  |        |                |
| 10:45<br>11:35       |         |                                          |                                  |        |                |
| 11:45<br>12:35       |         | Sistemes de suport per a les TIC (+N05L) |                                  |        |                |
| 12:45<br>13:35       |         | Sistemes de suport per a les TIC (+N05L) |                                  |        |                |

|                              |                                         |                                              |                                 |                                                  |                                     |                                             |
|------------------------------|-----------------------------------------|----------------------------------------------|---------------------------------|--------------------------------------------------|-------------------------------------|---------------------------------------------|
| <b>15:00</b><br><b>15:50</b> | Disseny analògic Integrat (DAI) (+A02I) | Lab. sistemes de suport per a les TIC (N05L) | Gènere, ciència i tecnologia    | Laboratori de sistemes electrònics 1 (N12L-N13L) | Internet de les Coses (IoT) (+N12L) | DAI (+A02I)                                 |
| <b>16:00</b><br><b>16:50</b> | Disseny analògic Integrat (DAI) (+A02I) |                                              |                                 |                                                  |                                     | Lab. disseny analògic integrat (DAI) (A02I) |
| <b>17:00</b><br><b>17:50</b> | Mecatrònica i robòtica (N15L)           | Projectes                                    |                                 |                                                  | Projectes                           |                                             |
| <b>18:00</b><br><b>18:50</b> |                                         | Projectes                                    | Projectes                       |                                                  | Lab. xarxes de comunicacions (A02I) |                                             |
| <b>19:00</b><br><b>19:50</b> |                                         | Xarxes de comunicacions (+A02I)              | Xarxes de comunicacions (+A02I) |                                                  |                                     | Xarxes de comunicacions (+A02I)             |