

Pla docent UB Implementació

Atilà Herms

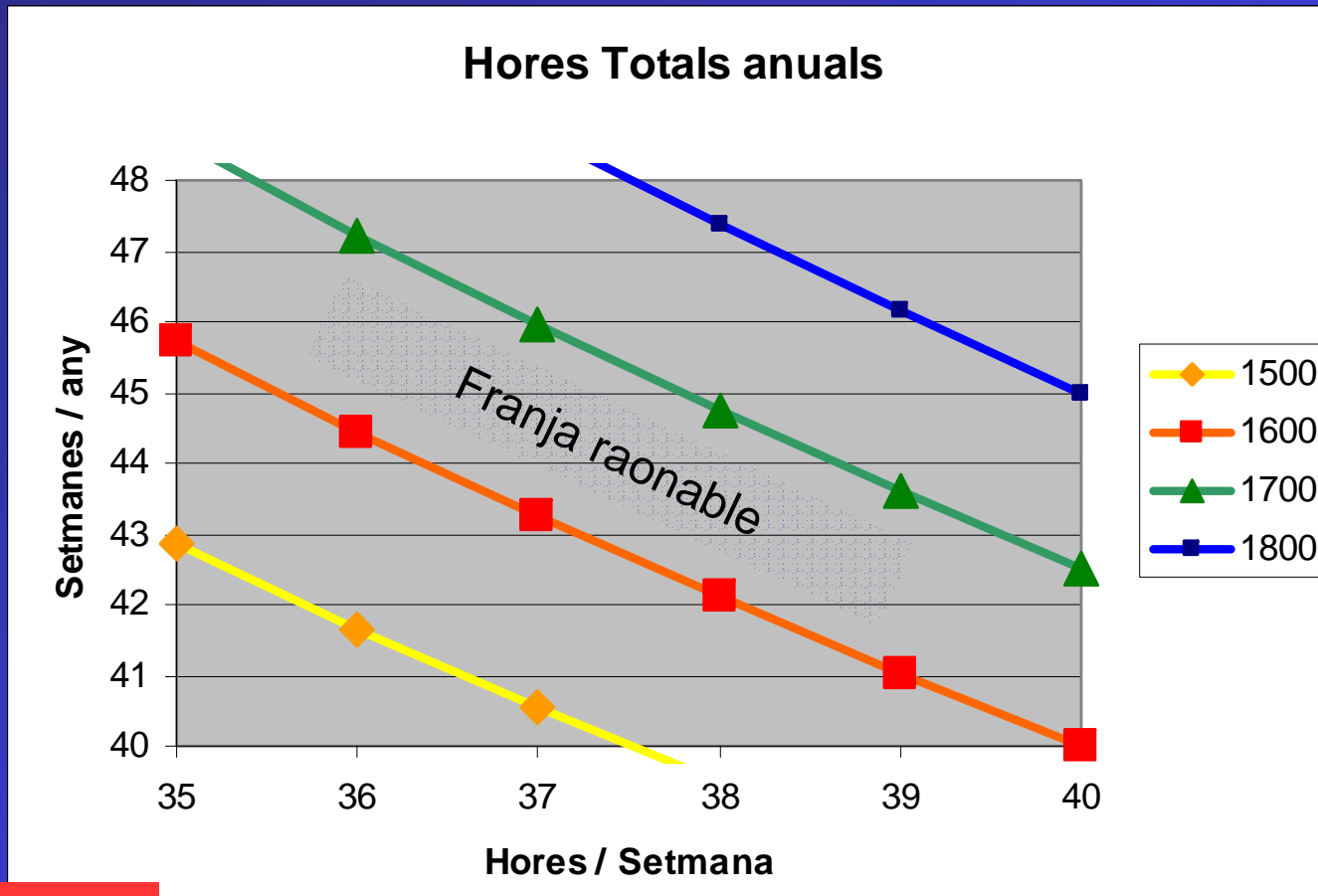
NÚMEROS FIXATS

- Hores totals anuals de treball entre **1500 i 1800**
- **1 any = 60** crèdits ect
- 1 crèdit ect entre 25 i 30 hores

- 1 any màxim 52 setmanes
- 1 dia màxim 24 hores (o no!!)

Hores totals anuals entre 1500 i 1800

Quantes setmanes de treball (classe + estudi + examens)?



$45s \times 35h = 1575$

$45s \times 37h = 1665$

$45s \times 40h = 1800$

$44s \times 36h = 1584$

$45s \times 38h = 1710$

Potser 1680 hores anuals és un bon número

$$45 \text{ setmanes} \times 37,3 \text{ hores} = 1680$$

$$1500 / 60 = 25$$

1 any = 60 crèdits ects



$$1680 / 60 = 28 \text{ hores /crèdit}$$

$$1800 / 60 = 30$$

1 cr.ects = 28 hores de treball

Sembla raonable

ects

1 curs anual = 60 crèdits
1 semestre = 30 crèdits
2 cursos = 120 crèdits



actual

Actualment 2 cursos anuals = 150 crèdits

Relació crèdit actual - ects



5 cr.act. = 4 ects

Relació molt relativa i purament orientativa.

No és el mateix teoria que pràctiques

COMPETÈNCIES - OBJECTIUS

En el pla docent parla de 4 tipus de competències. En l'apartat d'objectius

General
Específic
Habilitats, destreses
Coneixements

Controvèrsia pedagògica

Creiem que ens hem de posar d'acord en una interpretació:

- **Objectius generals** **Comuns per diversos assignatures**
- **Objectius específics** **Comuns per tota l'assignatura**

Objectius de Competències: concrets de cada assignatura

Coneixements i habilitats

- **Coneixements:** **Qué ha de saber**
- **Habilitats, destreses:** **Qué ha de saber fer**

COMPETÈNCIES GENÈRIQUES

OBJECTIUS GENERALS DE L'ENSENYAMENT O de diverses assignatures

- Saber establir prioritats d'actuació
- Obtenir i organitzar informació rellevant
- Comunicar les valoracions de manera crítica i argumentada
- Difondre els resultats de la recerca o projecte desenvolupat
- Recollir, ordenar i classificar dades i material de recerca (docs, articles, notes tècniques,..)

Desenvolupament personal i professional

- Pensament crític i creatiu
- Realització de judicis i valoracions crítiques en la presa de decisions
- Llegir de manera crítica la bibliografia científica i tècnica
- Considerar diferents perspectives sobre temes o problemes
- Acceptació, integració i elaboració de les crítiques sobre l'actuació professional.
- Respecte a les normes socials, organitzacionals i ètiques
- Adaptació a l'entorn, tasca o context
- Integrar els coneixements i avenços
- Interpretar el contingut i l'abast de la informació rebuda o demandada
- Respectar i fer respectar el codi deontològic i actuar de manera ètica
- Adquirir independència i autonomia i responsabilitzar-se del propi aprenentatge

Interpersonals

- **Comunicar-se eficaçment** i efectivament
- Reconèixer, comprendre i **respectar la diversitat** multicultural.
- Aconseguir les condicions necessàries per **bona relació d'ajuda** i suport.
- **Treballar en equip** i de manera compromesa amb el grup de treball
- Mostrar **respecte amb l'entorn** en el comportament professional

OBJECTIUS ESPECÍFICS**Competències Específiques de l'assignatura**

- Competències específiques del perfil de formació que es desenvolupen dins un bloc de contingut

exemple

- Saber analitzar circuits
- Aplicar els models i equacions idònies
- Mostrar domini de les TIC com a eina de difusió del coneixement.
- Fer servir les diferents fonts documentals, mostrar un domini de les estratègies necessàries per accedir a la informació i valorar la necessitat d'actualització
- Elaborar i redactar informes tècnics i projectes de caire industrial
- Lectura d'articles científics
- Redacció d'articles

Objectius d'aprenentatge

Concreció dels coneixements i habilitats seleccionades per a un determinat bloc de contingut. Indiquen el que l'estudiant ha de conèixer, comprendre, saber fer o demostrar per a cada bloc de contingut.

- Coneixements
- Habilitats, destreses

Coneixements

- Demostrar coneixements i comprensió de:
- Entendre les hipòtesis bàsiques dels models ...
- Conèixer el vocabulari i nomenclatura bàsic
- Distinguir entre els diferents models...
- ..

Qué ha de saber**Habilitats, Destreses**

- Dissenyar un circuit amplificador
- Saber Implementar un sistema digital en una FPGA
- Saber prioritzar les condicions d'utilització dels models...
- Saber utilitzar els instruments...
-
- Saber buscar informació en la documentació tècnica
- Saber interpretar els resultats de la pràctica
- Saber elaborar un informe de pràctiques
- Redactar un informe
- Fer una presentació oral
- Saber planificar i estructurar problemes
- Ser capaç d'organitzar i sistematitzar la documentació revisada
- ..

Qué ha de saber fer

| ESTRATÈGIES (metodologia) | ACTIVITATS | COMPETÈNCIES |
|---|---|---|
| Classe magistral , per tal de transmetre l'estructura bàsica d'una matèria | <ul style="list-style-type: none"> •Prendre apunts, esquemes, resums •Resolució individual de test i qüestions | <ul style="list-style-type: none"> •Captació d'informació oral i estructuració posterior •Estudi individual reflexiu i sistemàtic •Memorització i assimilació de conceptes bàsics •Capacitat deductiva, analítica |
| Seminari o debat de treball en grup | <ul style="list-style-type: none"> •Anàlisi de casos •Preparació del tema o exposició per als companys | <ul style="list-style-type: none"> •Estructuració de la informació disponible •Capacitat de transmissió de continguts •Capacitat de debat i síntesi |
| Anàlisi de textos | <ul style="list-style-type: none"> •Lectura de textos de llibres, revistes, catàlegs, normatives, amb comentari oral o escrit | <ul style="list-style-type: none"> •Comprensió lectora •Capacitat de resumir i sintetitzar •Expressió oral o escrita |
| Resolució de problemes plantejats prèviament | <ul style="list-style-type: none"> •Resolució de problemes | <ul style="list-style-type: none"> •Desenvolupament d'estratègies de resolució de problemes •Sentit de la realitat dels resultats |
| Resolució dirigida de problemes en grup | <ul style="list-style-type: none"> •Comprensió de l'abast del problema •Cerca d'informació •Resolució de problemes •Anàlisi de casos •Ús de documentació en anglès | <ul style="list-style-type: none"> •Lideratge •Cerca d'informació bibliogràfica externa •Capacitat de plantejament d'hipòtesis •Desenvolupament d'estratègies de resolució de problemes •Sentit de la realitat dels resultats •Treball en equip |



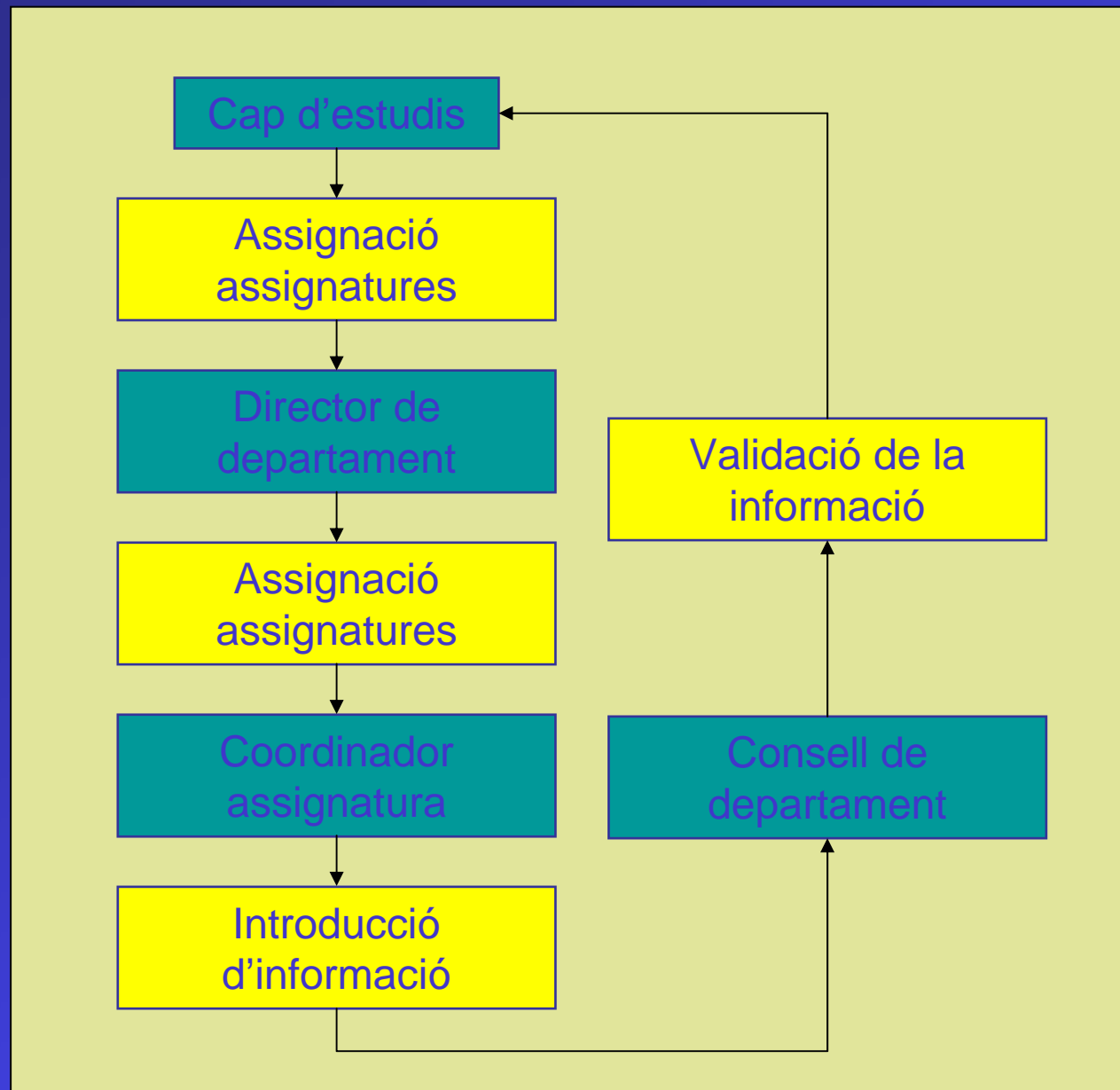
| | | |
|--|---|---|
| <p>Pràctiques de laboratori específiques, amb guió detallat</p> | <ul style="list-style-type: none"> •Preparació de l'activitat •Realització de l'activitat •Realització de l'informe i presentació | <ul style="list-style-type: none"> •Manipulació, observació, aprenentatge de tècniques •Presa de dades: recollida, tractament i interpretació de dades experimentals •Hàbits de seguretat, higiene i gestió de residus |
| <p>Laboratori integrat sobre problemes oberts, en grup</p> | <ul style="list-style-type: none"> •Plantejament de l'estratègia de realització •Disseny d'experiments •Realització i presentació d'informe escrit i oral •Ús de documentació en anglès | <ul style="list-style-type: none"> •Manipulació, observació, aprenentatge de tècniques •Presa de dades: recollida, tractament i interpretació de dades experimentals •Hàbits de seguretat, higiene i gestió de residus •Disseny d'experiments •Elaboració d'informes tècnics •Lideratge •Cerca d'informació •Organització i ordre •Gestió de temps •Creativitat •Treball en equip •Comunicació oral, escrita i gràfica •Compromís entre precisió, cost i temps |

| | | |
|---|--|---|
| Realització d'un informe sobre un tema, individual o en grup | <ul style="list-style-type: none"> • Cerca d'informació • Redacció | <ul style="list-style-type: none"> • Comunicació escrita • Elaboració d'informes tècnics • Idiomes • Documentació acadèmica i industrial |
| Desenvolupament d'un projecte o treball dirigit en grup | <ul style="list-style-type: none"> • Comprensió de l'abast del projecte • Distribució de tasques del grup • Cerca d'informació • Desenvolupament del treball específic • Síntesi de treballs individuals • Redacció i presentació dels resultats | <ul style="list-style-type: none"> • Lideratge • Documentació industrial, normativa, legislació • Idiomes • Sentit de la realitat i de l'economia dels processos • Creativitat • Treball en equip • Gestió del temps • Comunicació oral, escrita i gràfica • Ús de software real d'organització, gestió de projectes i informació compartida • Pràctica d'estimacions, hipòtesis simplificadores • Responsabilitat i ètica professionals |

Pla docent UB

| | | |
|---|--|--|
| Visita de laboratoris o centres | <ul style="list-style-type: none">• Assistència• Realització de l'informe | <ul style="list-style-type: none">• Contextualització dels coneixements• Captació d'informació no estructurada• Observació• Cerca d'informació• Coneixement de la realitat industrial i professional• Elaboració d'informes tècnics |
| Pràctiques en empresa | <ul style="list-style-type: none">• Inserció en un equip• Realització d'activitat• Preparació d'informe | <ul style="list-style-type: none">• Orientació cap a resultats. Obtenció de resultats aplicables• Gestió de la pròpia responsabilitat i de la pressió ambiental deguda a les restriccions en temps, recursos i ritme de treball• Responsabilitat i ètica professionals. Balanç social de les activitats• Documentació industrial, normativa, legislació• Idiomes• Sentit de la realitat i de l'economia de processos• Creativitat• Treball en equip multidisciplinari• Coneixement de la realitat industrial i professional• Gestió del temps• Comunicació oral, escrita i gràfica |
| Programes d'intercanvi i mobilitat | <ul style="list-style-type: none">• Programes d'Erasmus-Sòcrates, Séneca• Treball Final de Carrera en un altre país | <ul style="list-style-type: none">• Obertura internacional• Idiomes• Comprensió d'altres cultures i estils de vida |

| | | |
|--|--|---|
| Ús de programes d' autoaprenentatge i treball no presencial dirigit | <ul style="list-style-type: none"> • Resolució de tests i qüestions proposades • Ús de software estàndard | <ul style="list-style-type: none"> • Autonomia i gestió del propi temps • Responsabilitat del propi aprenentatge • Tècniques de documentació on line • Aprenentatge del treball en xarxa |
| Tutoria Dossier d'aprenentatge | <ul style="list-style-type: none"> • Recopilació d'informació | <ul style="list-style-type: none"> • Autocrítica • Ordre i sistematització • Autoestima • Plantejament a mitjà-llarg termini • Aprenentatge al llarg de la vida (Life Long Learning, L3) |
| Treball Fi de carrera | <ul style="list-style-type: none"> • Comprensió de l'abast del projecte • Cerca d'informació • Desenvolupament del treball específic • Redacció i presentació dels resultats | <ul style="list-style-type: none"> • Responsabilitat individual • Relació directa personalitzada amb el director • Aquesta activitat pot englobar la major part de competències assolides en les altres activitats, depenent del tipus de treball a desenvolupar |



Com s'entra

Desconnectar

Personal en línia

Avaluació i Carpeta Docent

Recursos Docents (GR@D)

Qualificació d'actes

Campus Virtual UB

Proposta cursos de postgrau

Suport a la docència

Espai Personal

Bona tarda

[Veure la foto](#)

http://www.ub.edu/grad/IniciGRAD.jsp

El Firefox en català Els fòrums de Sofcat... Preguntes més freq... Linu

UNIVERSITAT DE BARCELONA

GESTIÓ DE RECURSOS DOCENTS

Accés a les aplicacions

- Gestió Plans d'Estudis**
- Planificació de l'Oferta Docent
- Gestió d'espais
- Gestió d'Accessibilitat
- Reserves d'espais

Informac

No hi ha ca

Aplicacions - CIUB
Àrea de Tecnologies
(c) 2004 - Universitat de Barcelona

PLAE
SEL. ASSIGNATURA
GESTIÓ ASSIGNATURA
SEL. ENSENYAMENTS
SORTIR

Gestió del pla d'estudis: 2005

Selecció.

Selecció d'Assignatura

Assignatura

Codi:

Descripció:

Ensenyament

Codi:

Descripció:

Unitats Org. d'Adscripció

Codi ads acadèmica:

Descríp ads acadèmica:

Codi ads gestió:

Descríp ads gestió:

Lista d'Assignatures · 1 objecte

| Codi | Descripció | Ensenyament | Ads Acadèmica | Ads Gestió |
|--------|-------------------|-----------------------|------------------------|------------------|
| 237008 | SISTEMES DIGITALS | 20307 ENG.ELECTRÒNICA | 5754300 Dp.Electrònica | 5744000 F.Física |

- Descripció general
- Assignatura

Gestió Assignatura: SISTEMES DIGITALS

Assignatura | Adscripcions | Encàrrecs | Ofertes | **Descripció pla docent** | Enllaços

Assignatura

Assignatura: 237008 SISTEMES DIGITALS

Durada: 2 - Quadrimestral

Crèdits: Totals: 7,5 Teoria: 4,5 Pràctica: 3

Estat: Validada

Adscripcions

Gestió: Facultat

Acadèmica: Dept. Ele

Relació amb l'ensenyament

Ensenyament: ENGINYERIA

Tipus: Obligatori

Curs Impartició:

PLAE SEL. ASSIGNATURA GESTIÓ ASSIGNATURA SEL. ENSENYAMENTS

Gestió Assignatura: SISTEMES DIGITALS

Assignatura | Adscripcions | Encàrrecs | Ofertes | **Descripció pla docent** | Enllaços

Plans docents de l'assignatura · 1 objecte

| Curs | Coordinador | Estat | Idioma | Data creació | V. Preliminar | Format de Publicació |
|------|-----------------------|---------------------------------------|--------|--------------|---------------|----------------------|
| 2005 | ATILA HERMS BERENGUER | Descriure Assignatura | Català | 06/06/2005 | | |

tornar

Plans docents de l'assignatura · Cap resultat

| Curs | Coordinador | Estat | Idioma | Data creació | V. Preliminar |
|--------------------------|-------------|-------|--------|--------------|---------------|
| Cap objecte a la llista! | | | | | |

El 1er cop tornar

Pestanyes selecció

Pla Docent **Competències** Objectius Temari Activitats Hores Metodologia Recomanacions Fonts Idiomes

Pla docent

Curs: 2006

Assignatura: 237008 SISTEMES DIGITALS

Coordinador: ATILA HERMS BERENGUER

Factor hores/crèdit: 28

Idioma per defecte: Català

Descriptors: Disseny Digital
Algoritmes en Hardware
Unitats de procés i Unitats de Control
Arquitectura de processadors

URL:

Crèdits ajustats/calculats: Ajustat Calculat **Humeració:** Automàtica

Observacions:

Estat

Activitat: Descriure Assignatura

Data de creació: 06/06/2005 **Usuari de creació:**

Estat de revisió per Biblioteques

Estat: NO REVISAT

Data de creació: 19/06/2006 **Usuari de creació:** JUAN MARIANO ANTON SENAU

- Descripció general
- Hores /crèdit
 - Idioma
 - Descriptors
 - Crèdits calculats

Afegir Nova Competència

Pla Docent | Competències | Objectius | Temari | Activitats | Hores | Metodologia | Recomanacions | Fonts | Idioma

Competències · 11 objectes

| Descripció | Detall | Esborrar |
|---|--------|----------|
| Poder triar, amb criteri, d'entre les diferents alternatives d'implementació de sistemes digitals | | |
| Saber dissenyar un algoritme en hardware | | |
| Conèixer el funcionament, l'ús i la tecnologia dels diferents tipus de memòries Semiconductores | | |
| Comprendre l'estructura i arquitectura d'un processador | | |
| Saber com es dissenya un conjunt d'instruccions d'un processador | | |
| Utilització d'un entorn professional de disseny de FPGAs | | |
| Utilització d'un entorn professional de disseny de FPGAs | | |
| Aprendre programació de llenguatge d'alt nivell de descripció de hardware | | |
| Programació de FPGA | | |
| Presentació d'informes escrits de seguiment de projecte de disseny | | |
| Treball en equip | | |

Editar

Compte: Decisió:

On vols introduir les competències, aquí o assignades a blocs temàtics del temari??

Si es volen introduir les competències més específiques assignades als temes,
Posar aquí les competències més genèriques o que engloben diversos temes

Afegir objectiu nou

Objectius · 1 a 14 de 26

| Descripció | Tipus | Detall | Est |
|--|-----------------------|--------|-------------------------------------|
| Formar a l'alumne en el disseny de sistemes digitals de propòsit general mostrant les diferents metodologies de disseny e implementació, de manera que conegui els avantatges i la idoneïtat de cadascun d'ells. | General | | |
| Mostrar amb l'adequada profunditat els Dispositius Programables d'alt nivell: FPGAs, formant-lo en la metodologia de disseny i en el suport CAD existent. Introduir a l'alumne en els mètodes de síntesi digital d'alt nivell | General | | <input checked="" type="checkbox"/> |
| Formar en el disseny de sistemes digitals basats en màquines algorítmiques, en una sistematització, es a dir en metodologia de disseny. Microprogramació, codificació d'instruccions d'un sistema digital de propòsit general. | General | | <input checked="" type="checkbox"/> |
| Introduir a l'alumne en l'estructura i arquitectura de processadors com a sistema digital de propòsit general. | General | | <input checked="" type="checkbox"/> |
| Tenir una visió general de la metodologia i estratègies de disseny d'un Sistema Digital. | Coneixements | | <input checked="" type="checkbox"/> |
| Conèixer l'estructura general d'un sistema digital | Coneixements | | <input checked="" type="checkbox"/> |
| Conèixer totes les alternatives tecnològiques per a la implementació de sistemes digitals | Coneixements | | <input checked="" type="checkbox"/> |
| Conèixer el procés de disseny d'una Unitat de Procés | Coneixements | | <input checked="" type="checkbox"/> |
| Saber realitzar el procés d'optimització del disseny d'una unitat de procés segons objectius de disseny | Habilitats, destreses | | <input checked="" type="checkbox"/> |
| Disseny d'un algoritme específic en hardware | Habilitats, destreses | | <input checked="" type="checkbox"/> |
| Saber dissenyar un sistema digital a nivell RTL | Habilitats, destreses | | <input checked="" type="checkbox"/> |
| Disseny d'una unitat de control | Habilitats, destreses | | <input checked="" type="checkbox"/> |
| Conèixer les diferents tecnologies, utilització i aplicacions de les memòries semiconductores | Coneixements | | <input checked="" type="checkbox"/> |
| Saber generalitzar el procés de disseny de Sistemes Digitals al disseny de processadors | Coneixements | | <input checked="" type="checkbox"/> |

Tirar endavant

Editar l'objectiu


Objectius · 15 a 26 de 26

| Descripció | Tipus | Detall | Esborrar |
|--|-----------------------|--------|----------|
| Conèixer les etapes de disseny d'un Processador | Coneixements | | |
| Conèixer i distingir les diferents arquitectures de procesador | Coneixements | | |
| Conèixer el mecanisme de segmentació d'instruccions | Coneixements | | |
| Disseny i implementació d'una arquitectura de processador CISC | Habilitats, destreses | | |
| Disseny i implementació d'una arquitectura de processador RISC | Habilitats, destreses | | |
| Conèixer el funcionament dels sistemes de gestió de memòria | Coneixements | | |
| Introducció a la tecnologia i funcionament dels elements de memòria secundària | Específic | | |
| Dominar les eines de captura gràfica d'esquemes | Habilitats, destreses | | |
| Dominar les eines de simulació digital, tant funcional com completa | Habilitats, destreses | | |
| Conèixer i utilitzar llenguatge de descripció de hardware | Habilitats, destreses | | |
| Saber utilitzar un entorn de disseny de Sistemes Digitals basats en FPGA | Habilitats, destreses | | |
| Preparació d'informe de projecte | Habilitats, destreses | | |

tornar

Gestió Assignatura SISTEMES DIGITALS
 Gestió Pla Docent 2005: Detall objectiu general

| Objectiu | |
|------------------------|--|
| Curs: | 2005 |
| Assignatura: | 237008 SISTEMES DIGITALS |
| Descripció: | Tenir una visió general de la metodologia i estratègies de disseny d'un Sistema Digital. |
| Tipus objectiu: | Coneixements |
| Ordre: | 5 |



Gestió Assignatura SISTEMES DIGITALS
 Gestió Pla Docent 2005: Editar objectiu

| Objectiu | |
|---------------------|--|
| Curs: | 2005 |
| Assignatura: | 237008 SISTEMES DIGITALS |
| Descripció: | Tenir una visió general de la metodologia i estratègies de disseny d'un Sistema Digital. |
| Tipus: | Coneixements <input type="button" value="v"/> |
| Ordre: | 5 <input type="button" value="v"/> |

- General
- Específic
- Habilitats, destreses
- Coneixements

Temari: (3 nivells)

1. Bloc temàtic

1.1.Tema

1.1.1.Subtema.

TEMES DIGITALS
Gestio Pla Docent 2005: Detall pla Docent

Pla Docent | Objectius | **Temari** | Activitats | Hores | Metodologia | Recomanacions | Fonts

Temari · pàgina 1 de 2

| Títol | Nou bloc | Nou tema | Detall | Esborrar |
|--|----------|----------|-------------------------------------|--------------------------|
| [-] Blocs temàtics | | | | |
| [-] 1.Introducció | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 1.1.Desenvolupament de sistemes digitals | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 1.1.1.Introducció | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 1.1.2.Representacions de disseny | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 1.1.3.Nivells d'abstracció | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 1.1.4.Procés de disseny | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 1.1.5.Eines CAD | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 1.1.6.Estratègies de disseny | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 1.2.Implementació Física de Sistemes digitals | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 1.3.Estructura d'un sistema digital: Unitat de procés. Unitat de control | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 2.Disseny de sistema digital específic | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 2.1.Recursos de càlcul | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 2.1.1.Introducció | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| [-] 2.1.2.Recursos o operadors específics | | | <input checked="" type="checkbox"/> | <input type="checkbox"/> |

tornar

| Bloc | |
|----------------------|--|
| Curs: | 2006 |
| Assignatura: | 237008 SISTEMES DIGITALS |
| Numero/ordre: | 2 |
| Títol: | 2.Disseny de sistema digital específic |
| | Transparències de classe |

| Objectius · 7 objectes | | | |
|---|-----------------------|--------|----------|
| Descripció | Tipus | Editar | Esborrar |
| Conèixer el procés de disseny d'una Unitat de Procés | Coneixements | | |
| Saber realitzar el procés d'optimització del disseny d'una unitat de procés segons objectius de disseny | Habilitats, destreses | | |
| Disseny d'un algoritme específic en hardware | Coneixements | | |
| Saber dissenyar un sistema digital a nivell RTL | Habilitats, destreses | | |

| Activitats associades · 4 objectes | | | |
|---|-------------------|--------|----------|
| Descripció | Tipus | Editar | Esborrar |
| Classe del bloc temàtic de Disseny de sistema digital específic | Hores presencials | | |
| Aprenentatge | Base de treball | | |

| Fonts associades · 4 objectes | | | | |
|---|---------------------|------------|--------|----------|
| Cita bibliogràfica | Qualificacio | Comentaris | Editar | Esborrar |
| Jean Pierre Deschamps. <i>Síntesis de Circuitos Digitales. Un enfoque algorítmico</i> . Madrid: Thomson Ed., 2002. ISBN: 84-9732-055-7. | Lectura optativa | | | |
| Daniel Gajski. <i>Principios de Diseño Digital</i> . 2. Prentice Hall, 1997. ISBN: 84-8322-004-0. | Lectura recomanada | | | |
| Atilà Herms, José Bosch. <i>Transparències de classe de Sistemes Digitals</i> . 2006-09-01 00:00:00.0, 2006-02-10 00:00:00.0. | Lectura obligatòria | | | |
| Atilà Herms. <i>Sistemes Digitals</i> . Tex. Barcelona: Edicions UB. Barcelona, 2000. 0641. ISBN: 84-8338. | Lectura obligatòria | | | |

| Pla Docent | Objectius | Temari | Activitats | Hores | Metodologia | Recomanacions | Fonts |
|---|--------------------------------|--------------|---------------------|--------|-------------|---------------|-------|
| Activitats · 9 objectes + | | | | | | | |
| Títol | Tipus | Hores/Alumne | Metodologia | Detall | Esborrar | | |
| Classe del bloc temàtic d'Introducció | Activitat presencial | 7 | Classe magistral | | | | |
| Projecte Pràctic de disseny d'un sistema digital | Activitat presencial | 24 | Pràctica laboratori | | | | |
| Estudi | Activitat aprenentatge autònom | 85 | Classe magistral | | | | |
| Examen Global | Activitat avaluació | 4 | Exposició | | | | |
| Preparació Informe Pràctiques | Activitat aprenentatge autònom | 5 | Exposició | | | | |
| Examen Test de Memòries | Activitat avaluació | 1 | Exposició | | | | |
| Classe del bloc temàtic de Disseny de sistema digital específic | Activitat presencial | 13 | Classe magistral | | | | |
| Aprenentatge del tema Memòries del bloc de disseny de sistema digital específic | Activitat no presencial | 3 | Classe magistral | | | | |
| Classe del bloc temàtic Estructura i arquitectura de processadors | Activitat presencial | 16 | Classe magistral | | | | |

tornar

Objectius - Activitats – Metodologia,... Estan associades només al BLOC TEMÀTIC !!

| Activitat | |
|---|--|
| Curs: | 2006 |
| Assignatura: | 237008 SISTEMES DIGITALS |
| Títol: | Classe del bloc temàtic d'Introducció |
| Tipus activitat: | Hores presencials |
| Avaluació: | Part de l'Examen global |
| Global assignatura: | <input type="radio"/> Sí <input checked="" type="radio"/> No |
| Obligatoria: | <input type="radio"/> Sí <input checked="" type="radio"/> No |
| Percentatge qualificació final: | 0 |
| Hores alumne: | 7 |
| Metodologia: | Classe magistral |
| <input type="button" value="editar"/> <input type="button" value="tornar"/> | |

| Blocs associats · 1 objecte | | Editar | Esborrar |
|-----------------------------|-------------|--------|----------|
| Numero | Descripció | | |
| 1 | Introducció | | |

Dubte: He de posar el pes a l'examen que té aquesta activitat???

Cal associar-la a un o més blocs

Afegir associació

Edició de les Activitats: Tipus; Metodologia; Hores; Avaluació

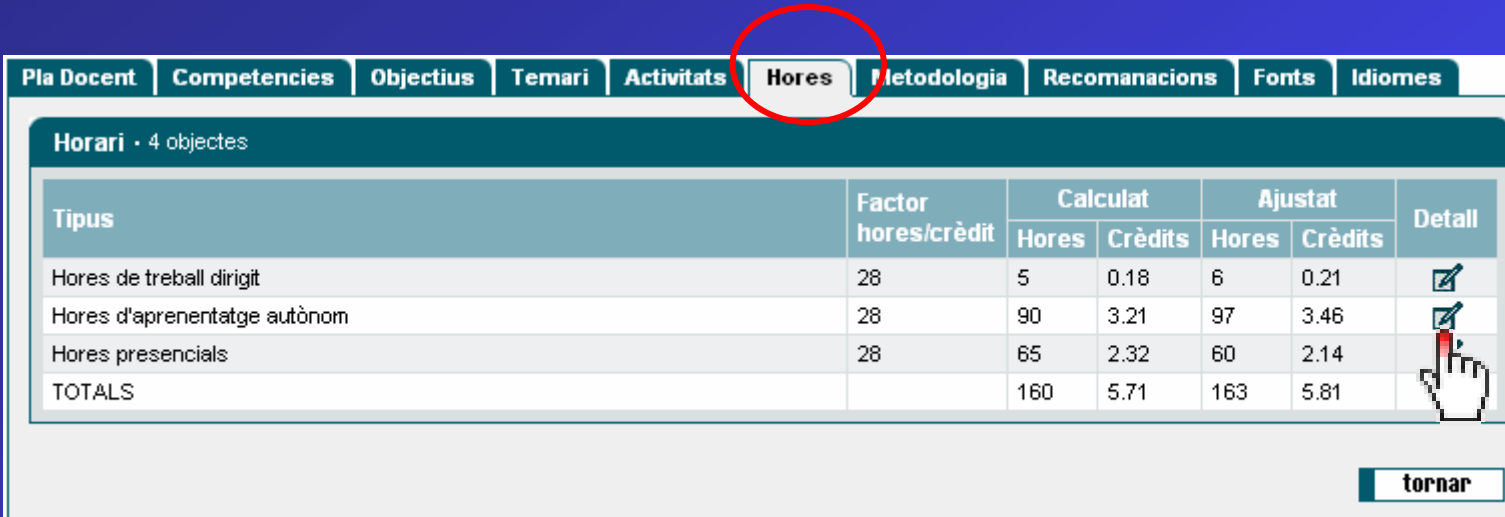
| Activitat | |
|--|---|
| Curs: | 2005 |
| Assignatura: | 237008 SISTEMES DIGITALS |
| Títol: | Classe del bloc temàtic d'Introducció |
| Tipus activitat: | Activitat presencial |
| Avaluació: | <div style="border: 1px solid black; padding: 2px;"> Part de l'Examen global Activitat no presencial Activitat aprenentatge autònom Activitat avaluació Activitat presencial </div> |
| Global assignatura: | <input type="radio"/> Sí <input checked="" type="radio"/> No |
| Obligatoria: | <input type="radio"/> Sí <input checked="" type="radio"/> No |
| Percentatge qualificació final: | <input type="text" value="12"/> |
| Hores alumne: | <input type="text" value="7"/> |
| Metodologia: | <div style="border: 1px solid black; padding: 2px;"> Classe magistral Conferència Seminario Pràctica laboratori Exposició </div> |

Aquí hi ha coses que no lliguen, pq una Act. No Presencial Quina d'aquestes metodologies és? I un examen (Act. Avaluació)?

Podriem quedar com a conveni que una activitat hereta la metodologia de la que prové:
Examen de la teoria: metodologia classe magistral

Quadre resum de les hores de l'assignatura per activitats.

- Permet comprovar els valors, per tal de que quadrin els credits.
- Permet (quan estigui be) consignar el alor real i comparar-lo amb el previst (Calculat vs. Ajustat)



| Tipus | Factor hores/crèdit | Calculat | | Ajustat | | Detall |
|------------------------------|---------------------|----------|---------|---------|---------|--------|
| | | Hores | Crèdits | Hores | Crèdits | |
| Hores de treball dirigit | 28 | 5 | 0.18 | 6 | 0.21 | |
| Hores d'aprenentatge autònom | 28 | 90 | 3.21 | 97 | 3.46 | |
| Hores presencials | 28 | 65 | 2.32 | 60 | 2.14 | |
| TOTALS | | 160 | 5.71 | 163 | 5.81 | |

tornar

SD 7,5 cr (factor 4/5) = 6 crèdits ects (surten 5,71)
no està mal es pot reajustar una mica

Al final de tot el procés passarà el cap d'estudis amb les rebaixes:
Per complir amb el Total de crèdits 60 anuals

Càrrega ects

Rollo general sobre la metodologia (segurament es el que anirà a la guia??)

Pla Docent | Objectius | Temari | Activitats | Hores | **Metodologia** | Recomanacions | Fonts

Metodologia

Curs: 2005

Assignatura: 237008 SISTEMES DIGITALS

Docència: Classe participativa de teoria. L'alumne disposa a priori de text guia de l'assignatura i de còpia de les transparències emprades a classe, l'alumne ha d'assistir a classe havent estudiat el tema a desenvolupar, per tant la classe esdevé més una classe de discussió que una classe magistral. L'alumne disposa també de material adicional per aprofundir en determinats temes Les pràctiques de l'assignatura es basen en l'execució d'un projecte global de disseny

Avaluació: Examen 85% + Informe projecte pràctic 15%

[editar](#) [tornar](#)

Requesitos el caserio

Pla Docent | Objectius | Temari | Activitats | Hores | Metodologia | **Recomanacions** | Fonts

Recomanacions · 1 objecte

| Descripció | Tipus | Detall | Esborrar |
|---|-------|-------------------|-------------------|
| Tenir coneixements de Disseny Digital Bàsic. És a dir dominar les metodologies de disseny de circuits digitals bàsics: Disseny d'elements combinacionals. Disseny de màquines d'estat. Funcionament de Registres. | | ✎ | ✕ |

Requisits · Cap resultat

| Descripció | Tipus | Detall | Esborrar |
|-------------------------|-------|--------|----------|
| Cap objecte a la llista | | | |

Pos eso

[Pla Docent](#)
[Objectius](#)
[Temari](#)
[Activitats](#)
[Hores](#)
[Metodologia](#)
[Recomanacions](#)
[Fonts](#)

[Afegir doc. imprés](#)
[Afegir doc. electronic](#)
[Afegir doc. no llibre](#)

Fonts · 9 objectes

| Material | Document | Títol | Autor | Editorial | Detall | Esborrar |
|---------------------|-----------------|---|---------------------------------|-----------------------------------|--------|----------|
| Document imprés | Llibre | Síntesis de Circuitos Digitales. Un enfoque algorítmico | Jean Pierre Deschamps | Thomson Ed. | | |
| Document imprés | Llibre | Sistemas Digitals | Atilà Herms | Edicions UB. Barcelona | | |
| Document imprés | Llibre | Principios de Diseño Digital | Daniel Gajski | Prentice Hall | | |
| Document imprés | Llibre | Organización y Arquitectura de Computadores | William Stallings | | | |
| Document imprés | Llibre | Lógica digital y diseño de computadoras | Thomas R. McCalla | Megabyte, Noriega Ed. | | |
| Document imprés | Llibre | Diseño Lógico Digital | John P. Hayes | Addison-Wesley Iberoamericana Ed. | | |
| Document imprés | Llibre | Arquitectura de Computadores- Un enfoque cuantitativo | John L.Hennesy, David Patterson | McGraw-Hill | | |
| Document imprés | Llibre | Lógica Digital y Microprogramable | A.Serna, J.V. García | Paraninfo. Thomson Editores | | |
| Document electrònic | Text electrònic | Transparències de classe de Sistemes Digitals | Atilà Herms, José Bosch | | | |

Cal dir a quins blocs està associada cada font

| Font | | | |
|----------------------------|--|-------------------------|---------------|
| Curs: | 2005 | | |
| Assignatura: | 237008 | SISTEMES DIGITALS | |
| Tipus material: | Document imprès | Tipus font: | Llibre |
| Autor responsable: | Atilà Herms | | |
| Títol: | Sistemes Digitals | | |
| Edició: | Tex | Any publicació: | 2000 |
| | | Lloc Publicació: | Barcelona |
| Editorial: | Edicions UB. Barcelona | Col·lecció: | |
| | | Editor: | |
| ISBN: | 84-8338 | Extensió: | 0641 |
| Comentari/notes: | El ISBN no hi cap | | |
| Global assignatura: | <input checked="" type="radio"/> Sí <input type="radio"/> No | | |
| | | editar | tornar |

| Blocs associats · 3 objectes | | | | | |
|------------------------------|---|---------------------|------------|--------|----------|
| Numero | Títol | Qualificació | Comentaris | Editar | Esborrar |
| 1 | Introducció | Lectura obligatòria | | | |
| 2 | Disseny de sistema digital específic | Lectura obligatòria | | | |
| 3 | Estructura i arquitectura de processadors | Lectura obligatòria | | | |

Document final

Assignatura | Adscripcions | Encàrrecs | Ofertes | **Descripció pla docent** | Enllaços

Plans docents de l'assignatura · 1 objecte

| Curs | Coordinador | Estat | Idioma | Data creació | V. Preliminar | Format de Publicació |
|------|-----------------------|-----------------------|--------|--------------|---|---|
| 2005 | ATILA HERMS BERENQUER | Descriure Assignatura | Català | 06/06/2005 |  |  |

[tornar](#)

[pdf](#)